

Д. т. н. А. И. КОРОБОВ, А. Е. ПЛЕХАНОВ

Россия, г. Москва, Гос. авиационный ин-т (МАИ)

Дата поступления в редакцию
13.05—22.09 1999 г.

Оппонент к. ф.-м. н. А. В. АНДРИЯНОВ

ПОКАЗАТЕЛИ ЭФФЕКТИВНОСТИ ИСПОЛЬЗОВАНИЯ ЭЛЕМЕНТНОЙ БАЗЫ В МНОГОКРИСТАЛЬНЫХ МИКРОСБОРКАХ

Предложено оценивать эффективность проектирования микросборок по показателю плотности элементов ИС. Определены факторы, влияющие на этот показатель.

It has been proposed to evaluate efficiency of microassembly design by index of element density. The influencing factors on this index have been determined.

Эффективность конструкции многокристальных микросборок (МСБ) обеспечила широкое их применение [1]. Эффект этой конструкции обусловлен, с одной стороны, тенденцией развития полупроводниковых ИС к росту интеграции (ИС, БИС, СБИС, УБИС), с другой стороны, непрерывным совершенствованием коммутационных плат в направлении уменьшения шага расположения проводников ($\delta_1 + \delta_2$, где δ_1 и δ_2 — соответственно ширина проводника и расстояние между проводниками) — от 600 мкм для печатной платы 1-го класса точности до 25 мкм для коммутационных плат многокристальных модулей.

Поскольку развитие ИС и коммутационных плат направлено на обеспечение роста интеграции изделий РЭС, в частности МСБ, то актуальна задача выявления факторов, определяющих эффективность использования ИС в многокристальных МСБ.

Показателями эффективности проектирования МСБ принято считать величину коэффициента дезинтеграции [2]

$$K_{\text{дез}} = S_{\text{n}} / \sum_{i=1}^k n_i S_{i\text{ kp}}, \quad (1)$$

где S_{n} — площадь коммутационной платы;

n_i — число кристаллов i -го типа;

k — число типов кристаллов;

$S_{i\text{ kp}}$ — площадь кристалла i -го типа.

Величина, обратная коэффициенту дезинтеграции, характеризует *плотность упаковки*:

$$D = 1/K_{\text{дез}} = \sum_{i=1}^k n_i S_{i\text{ kp}} / S_{\text{n}}. \quad (2)$$

Для выявления факторов, влияющих на этот показатель, рассмотрим возможные варианты размещения проводников на коммутационной плате.

Установка ИС на коммутационную плату может быть реализована пайкой и приклейкой. В случае пайки проводники не могут размещаться под кристаллами ИС. В этом случае

$$S_{\text{n}} = \sum_{i=1}^k n_i S_{i\text{ kp}} + S_{\text{пп}} + S_{\text{пп}}, \quad (3)$$

$S_{\text{пп}}$ — площадь, занимаемая проводниками коммутации;
 $S_{\text{пп}}$ — площадь, занимаемая технологическими полями;

A и B — длина и ширина подложки;
 Δ — ширина технологического поля.

В случае приклейки проводники коммутации проходят под кристаллами и возможны следующие крайние варианты использования полезной площади подложки:

- площадь подложки занята в основном проводниками: $S_{\text{n}} = S_{\text{пп}} + S_{\text{пп}}$;
- площадь подложки занята в основном кристаллами ИС: $S_{\text{n}} = \sum n_i S_{i\text{ kp}} + S_{\text{пп}}$.

Последний вариант обеспечивает максимальную плотность упаковки, поэтому влияние факторов на этот показатель целесообразно установить именно для последнего варианта.

Для простоты рассуждения примем, что все ИС однотипны. Тогда площадь, занимаемая ИС, определяется как $n S_{i\text{ kp}}$. Плотность упаковки для рассматриваемого случая равна

$$D = \frac{n S_{i\text{ kp}}}{n S_{i\text{ kp}} + 2\Delta(A + B)}, \quad (4)$$

т. е. $D = f[n, S_{i\text{ kp}}, S_{i\text{ kp}}, \Delta, (A + B)]$, где n — число кристаллов.

Установим влияние каждого из факторов на величину D . При этом отметим, что в рассматриваемом варианте число кристаллов определяется площадью подложки и площадью посадочного места.

Пусть n_{kp} — число однотипных кристаллов, размещающихся на плате в правильном порядке по строкам и столбцам (рис. 1):

$$n_{\text{kp}} = n_X \times n_Y,$$

где n_X — число кристаллов, размещенных вдоль стороны X платы;

n_Y — число кристаллов, размещенных вдоль стороны Y платы.

ПРОЕКТИРОВАНИЕ. КОНСТРУИРОВАНИЕ

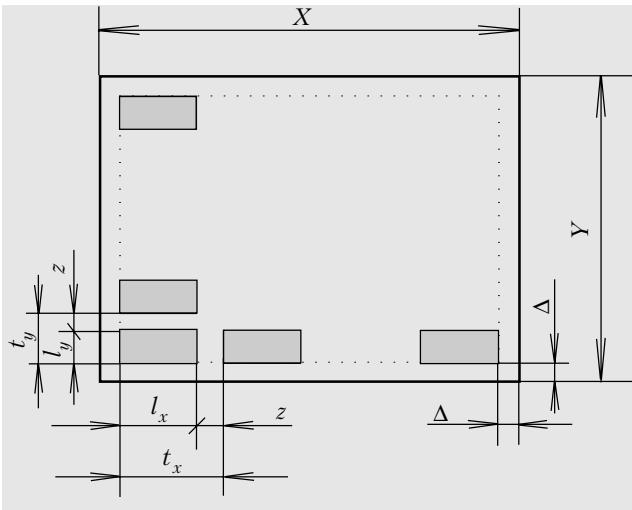


Рис. 1. Геометрия платы МСБ

При выбранных размерах платы $X \times Y$ число кристаллов вдоль сторон n_X и n_Y для односторонней установки может быть найдено по формулам

$$\begin{aligned} n_X &= E\left[\frac{X - l_X - 2\Delta}{t_X}\right] + 1; \\ n_Y &= E\left[\frac{Y - l_Y - 2\Delta}{t_Y}\right] + 1, \end{aligned} \quad (5)$$

где E — оператор выбора целочисленного решения; l_X, l_Y — размеры посадочного места (корпуса) ИС; t_X, t_Y — шаги установки ИС в строке (ось X), в столбце (ось Y).

Шаг установки ИС рекомендовано принимать кратным 2,5 мм, при этом минимальный зазор между корпусами (z) не должен быть меньше 1,5 мм. (В особых случаях шаг установки может быть кратен 1,25 или 0,625 мм [3, с. 331–337].)

Пусть шаг установки (t_X, t_Y) будет кратен 2,5 мм. Тогда он будет рассчитываться с помощью коэффициентов кратности

$$k_X = \frac{l_X + z}{2,5}; \quad k_Y = \frac{l_Y + z}{2,5}. \quad (6)$$

Полученные значения k_X, k_Y нужно округлить до большего целого числа и умножить на 2,5. Тогда шаг установки вдоль стороны X и стороны Y составит, соответственно,

$$t_X = 2,5k_X; \quad t_Y = 2,5k_Y. \quad (7)$$

Общее число кристаллов в МСБ рассматриваемого варианта составит $n_{kp} = n_X \times n_Y$ и может быть определено по формулам (5)–(7).

Таким образом, для данных размеров коммутационной платы (A, B) число кристаллов зависит от площади ИС (S_{IC}) и величины Δ . При отсутствии технологического поля $D = S_{kp}/S_{IC}$. Плотность упаковки определяется соотношением площадей кристалла и ИС независимо от числа кристаллов и независимо от их интеграции (числа выводов). Из этого следует, что характеристика «плотность упаковки»,

определенная как доля площади коммутационной платы, занимаемой кристаллами ИС, не отражает изменения плотности активных элементов и, следовательно, функциональной плотности, наблюдавшейся при росте интеграции применяемых в МСБ ИС.

Вместе с тем эффективность конструкции многочиповых МСБ следует оценивать именно функциональной плотностью. Указанный показатель может быть получен как частное от деления плотности активных элементов на их число, необходимое для выполнения одной функции. В то же время характеристика, являющаяся количественной мерой плотности активных элементов в МСБ, может быть получена умножением величины D на число выводов ИС (n_B):

$$D^* = Dn_B. \quad (8)$$

Можно полагать, что рост числа выводов является отражением роста числа активных элементов в ИС (на каждый вывод приходится среднестатистическое число элементов).

Для сравнения информативности характеристик «плотность упаковки» (принятая характеристика) и «плотность элементов на коммутационной плате» получены (по справочным данным) зависимости рассматриваемых величин от количественной меры интеграции ИС — числа выводов (рис. 2). Из зависимостей виден существенный рост плотности эле-

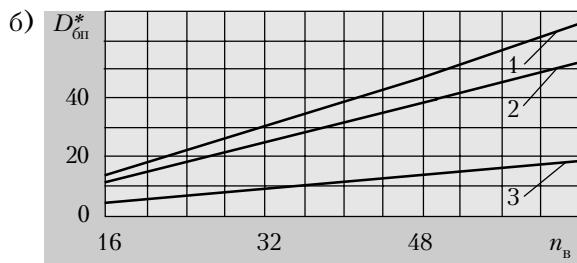
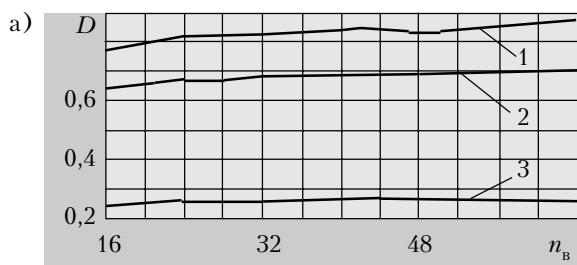


Рис. 2. Зависимость плотности упаковки (а) и плотности активных элементов (б) МСБ площадью 48×60 мм от числа выводов ИС:

- 1 — шариковые выводы; 2 — гибкие выводы;
- 3 — ленточный носитель

ментов на коммутационной плате (следовательно, и функциональной плотности МСБ) при применении кристаллов более высокой интеграции. Это позволяет считать показатель «плотность элементов» более информативным по отношению к существующему показателю «плотность упаковки».

Используя формулы (4) и (8) получим:

$$D^* = \frac{nS_{kp}n_B}{nS_{IC} + 2\Delta(A + B) - 4\Delta^2}. \quad (9)$$

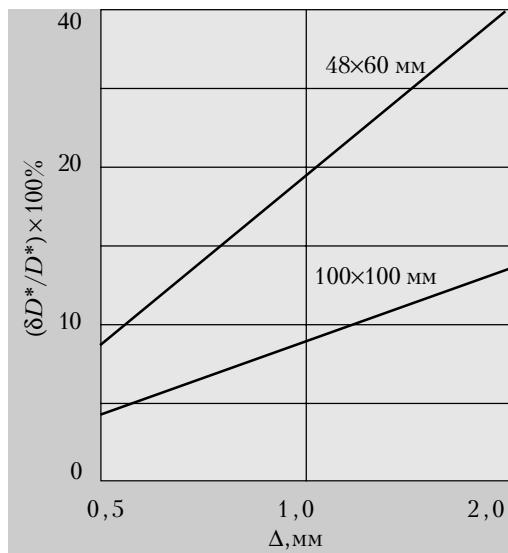


Рис. 3. Зависимость изменения плотности элементов ИС в МСБ от ширины технологического поля при различных размерах подложек

То есть факторами, определяющими плотность элементов ИС в многокристальных МСБ, а следовательно, и функциональную плотность, являются: число выводов ИС $n_{\text{в}}$, площадь кристалла $S_{\text{кп}}$, площадь посадочного места $S_{\text{ИС}}$, величина технологического поля Δ , размеры подложки ($A+B$).

Определим влияние каждого из указанных факторов на плотность элементов.

Влияние ширины технологического поля Δ на изменение плотности элементов можно оценить, исследуя зависимость $\delta D^*/D^*$ от Δ , где $\delta D^* = D^* - D^*_{\text{бп}}$ — разность значений плотности элементов ИС при учете технологического поля (D^*) и без учета ($D^*_{\text{бп}}$).

На **рис. 3** приведены зависимости $\delta D^*/D^*$ от ширины технологического поля при различных размерах подложек многокристальных МСБ. Данные рис. 3 показывают, что при размерах подложек $48 \times 60 \text{ мм}$ и

$100 \times 100 \text{ мм}$ изменение плотности элементов в связи с наличием технологического поля с шириной 1,5 мм, принятой в производстве коммутационных плат, не превышает 14 и 30%, соответственно.

Влияние фактора $n_{\text{в}}$, пропорционального интеграции кристаллов ИС, лучше всего оценить без учета влияния на величину D^* технологического поля. Тогда

$$D^*_{\text{бп}} = \frac{nS_{\text{кп}}n_{\text{в}}}{nS_{\text{ИС}}} = \frac{S_{\text{кп}}}{S_{\text{ИС}}} n_{\text{в}}. \quad (10)$$

Поскольку для данного типа ИС величина $S_{\text{кп}}/S_{\text{ИС}}$ постоянна (определяется конструктивным исполнением ИС), то $D^*_{\text{бп}}$ линейно возрастает при увеличении уровня интеграции ИС, отображаемого величиной $n_{\text{в}}$, что и подтверждается данными рис. 2, б.

При условиях выполнимости формулы (10) для ИС постоянного уровня интеграции ($n_{\text{в}} = \text{const}$) D^* определяется конструктивным исполнением ИС, т. е. величиной $S_{\text{кп}}/S_{\text{ИС}}$, которая, в соответствии с [2], может меняться в пределах от 0,02 до 1.

Таким образом, эффективность использования ИС в многокристальных микросборках целесообразно оценивать по показателю плотности элементов ИС.

К факторам, определяющим плотность элементов ИС в многокристальных микросборках, в которых проводники располагаются под плотно расположенным кристаллами ИС, относятся: коэффициент заполнения посадочного места ИС ($S_{\text{кп}}/S_{\text{ИС}}$), число выводов ИС, ширина технологического поля.

ИСПОЛЬЗОВАННЫЕ ИСТОЧНИКИ

1. Основы проектирования микроэлектронной аппаратуры / Под ред. Б. Ф. Высоцкого. — М. : Сов. радио, 1977.
2. Яковлев Б. Я Плотность упаковки многокристальных схем // Техника средств связи. Сер. Микроэлектронная аппаратура. — 1983. — № 1. — С. 26–28.
3. Конструирование радиоэлектронных средств / Под ред. А. С. Назарова. — М. : МАИ, 1996.

ЭЛЕКТРОННЫЕ КОМПОНЕНТЫ И СИСТЕМЫ

Журнал издается с 1996 г. Подписной индекс 40633.

Почтовый адрес редакции: Украина, 252033, Киев-33, ул. Владимирская, 101.

Тел.: (044) 227-22-62, 227-13-56, 227-52-81. Факс: (044) 227-36-68.

<http://www.vdmais.kiev.ua>